

III Simpósio Brasileiro de
Linguagens de Programação

SBLP 1999

TUTORIAL III

MÁQUINAS DE ESTADO ABSTRATAS

Fábio Tirelo, Marcelo A. Maia, Vladimir O. Di Iorio e Roberto S.

Bigonha

Porto Alegre - RS

05 a -7 de maio de 1999

Maquinas de Estado Abstratas

Fabio Tirelo *
ftirelo@dcc.ufmg.br

Marcelo A. Maia †
marcmaia@dcc.ufmg.br

Vladimir O. Di Iorio ‡
vladimir@dcc.ufmg.br

Roberto S. Bigonha §
bigonha@dcc.ufmg.br

Resumo

Maquinas de Estado Abstratas (ASM) seo a base de um metodo formal, poderoso e elegante de especificagco e verificagco de sistemas, que ja foi aplicado com sucesso no projeto e analise de diversos tipos de sistemas dinamicos discretos. Ao contrario de muitos metodos formais de especificagco, como, por exemplo, a Semantica Denotacional, a metodologia ASM utiliza conceitos simples e bem conhecidos, tornando a leitura e a escrita da especificagco bastante direta. A metodologia possui base matematica rigorosa, o que permite a demonstragco formal de propriedades do sistema especificado. Outra vantagem e a possibilidade de executar a especificagco, o que auxilia na verificagco de sua correcao em relagco ao mundo real. Neste tutorial, apresentaremos a metodologia de especificagco de sistemas de ASM e mostraremos sua aplicagco para especificagco de semantica de linguagens de programagco. **Palavras chave:** Maquinas de Estado Abstratas, Especificagco Formal, Semantica de Linguagens de Programagco

Abstract

Abstract State Machines (ASM) are the basis of a powerful and elegant formal method for specification and verification of systems, which has already been successfully applied on design and analysis of several discrete dynamic systems. Differently from several formal specification methods, e.g., Denotational Semantics, ASM methodology uses simple and well-known concepts, which eases reading and writing. The methodology has rigorous mathematical basis, which allows formal demonstration of properties of a system. ASM also allows specification execution in order to verify by testing its correctness with respect to the real specified system. In this tutorial, we present the ASM methodology for systems specification, and show its application on specification of Programming Languages Semantics. **Keywords:** Abstract State Machines, Formal Specification, Semantics of Programming Languages

*Departamento de Ci4ncia da Computa7o, Universidade Federal de Minas Gerais.

†Departamento de Computagco, Universidade Federal de Ouro Preto.

‡Departamento de Informatica, Universidade Federal de Vigosa.

§Departamento de Ci4nciacia da Computa7o, Universidade Federal de Minas Gerais.

1 Introduço

Maquinas de Estado Abstratas (ASM, do ingls *Abstract State Machines*), introduzidas por Yuri Gurevich em [20, 22], so um conceito poderoso e elegante para modelagem matemtica de sistemas dinmicos discretos. A idia original era prover smbntica operacional para algoritmos elaborando a tese implcita de Turing, isto , “todo algoritmo  simulado por uma maquina de Turing apropriada”. Desta maneira, Turing deu smbntica operacional para algoritmos. Entretanto, esta smbntica  muito inconveniente, pois pode ser necessria uma longa seqncia de passos na maquina de Turing para simular um nico passo do algoritmo. Assim, as ASM foram criadas com o objetivo de simular algoritmos de maneira mais prxima e natural [20]. A Tese de ASM Seqencial diz que “todo algoritmo seqencial, em qualquer nvel de abstrago, pode ser visto como uma ASM” [23]. As ASM possuem recursos para modelar interago, possibilitando formalizar as gues do ambiente no qual o sistema est inserido. A modelagem de tais gues por meio de maquinas de Turing pode gerar um nmero exponencial de estados, sendo impossvel de ser implementada na prtica. A metodologia que apresentaremos neste tutorial prov recursos expressivos para especificar a smbntica operacional de sistemas dinmicos discretos, em um nvel de abstrago natural e de uma maneira direta e essencialmente livre de codificago [14]. Com isso, tem-se por objetivo diminuir a distncia que ha entre modelos formais de computago e mtodos prticos de especificago [22]. Para tal, definem-se maquinas de estado que simulem passo a passo o algoritmo. A metodologia utiliza conceitos simples e bem conhecidos, o que facilita a leitura e a escrita de especificages de sistemas. Alm disso, ela pode ser utilizada inclusive por novatos e por prticos em computago que possuam pouca base matemtica. Na literatura, ha varios exemplos de utilizago de ASM na especificago formal de sistemas, dentre os quais podemos citar: arquiteturas [6, 7, 10], linguagens de programago [11, 12, 13, 24, 36], sistemas distribuidos [1, 2, 8, 25] e de tempo real [18, 26], entre outros [9]. Este tutorial est organizado da seguinte maneira:

- na Sego 2, apresentaremos uma introduço informal ao modelo ASM de especificago, mostrando diversos exemplos para ilustrar o mtodo;
- na Sego 3, apresentaremos o modelo formal de ASM;
- na Sego 4, mostraremos um estudo de caso em definigo de smbntica operacional de linguagens de programago, definindo formalmente em ASM uma linguagem imperativa de pequeno porte;
- na Sego 5, mostraremos a extenso de ASM para lidar com mltiplos agentes, metodologia utilizada para especificar algoritmos distribuidos e assncronos;
- na Sego 6, faremos uma avaliago da metodologia, comparando com outras metodologias utilizadas para definigo formal de sistemas dinmicos discretos;
- finalmente, na Sego 7, apresentaremos algumas considerages finais.

2 Introduçgo ao Modelo ASM de Especificaçgo

ostos por diferentes fungues e relagues. Dizemos que a interpretaçgo dos nomes pertencentes ao vocabulario i modificada de estado para estado durante a execuçgo. Mais precisamente, um *vocabulario* Υ (pronuncia-se como “Y”) i um conjunto de nomes de fungues e relagues, cada nome com uma aridade fixa associada. Por exemplo, suponha que a aridade da fungco de nome i seja 0 e da fungco de nome f seja 1. Temos que o conjunto $\{i, f\}$ i um vocabulario. Os nomes de relagues de zero argumento *true*, *false*, o nome de fungco de zero argumento *undef*, os operadores booleanas usuais e o sinal de igualdade estco presentes em todo vocabulario. Um *estado* S de vocabulario Υ i um conjunto X , denominado o *superuniverso* de S , junto com as interpretagues, em X , dos nomes de fungues e relagues pertencentes a Υ . Se f i um nome de fungco de aridade r , entco f i interpretado como uma fungco $\mathbf{f} : X^r \rightarrow X$. Se f i um nome de relagco de aridade r , entco f i interpretado como uma fungco $\mathbf{f} : X^r \rightarrow \{\text{true}, \text{false}\}$. Se U i um nome de relagco pertencente a Υ , entco o conjunto $U = \{\bar{x} : U(\bar{x}) = \text{true}\}$ i um *universo* contido em X . Neste caso, dizemos que $U(\bar{x}) = \text{true}$ e $\bar{x} \in U$ sco equivalentes. Um novo estado i criado a partir do estado atual, por uma regra de transigco, por meio da mudanga da interpretaçgo de cada nome de fungco. As regras mais simples (regras basicas) sco *atualizagco*, *bloco* e *condicional*. Uma regra de atualizagco i da forma $R \equiv f(\bar{x}) := y$, onde o comprimento de \bar{x} i igual ‘ aridade de f . Esta regra cria, a partir de um estado S , um novo estado S' , tal que a interpretaçgo do nome de fungco f i uma fungco $\mathbf{f} : X^r \rightarrow X$, que, no ponto \bar{x} (a avaliagco da tupla \bar{x}), o seu valor i \mathbf{y} (a avaliagco de y). Por exemplo, a regra $f(1) := 2$ determina um novo estado no qual o valor da fungco \mathbf{f} , no ponto 1, i 2. Uma regra condicional da forma $R \equiv \text{if } g \text{ then } R_1 \text{ else } R_2 \text{ endif}$ tem a seguinte simbntica: se a expressco g avaliar em *verdadeiro*, entco o estado resultante i o resultado da regra R_1 ; caso contrario, o estado resultante i o resultado da regra R_2 . Uma regra bloco da forma $R \equiv R_1, \dots, R_n$ tem a seguinte simbntica: o estado formado por R i o resultado da execuçgo de todas as regras R_i em paralelo. Por exemplo, a execuçgo da regra bloco

$$f(1) := 2, f(2) := 4$$

produz um novo estado, no qual o valor da fungco \mathbf{f} , no ponto 1, i 2 e, no ponto 2, i 4. Uma especificaçgo ASM contim a definigco de um estado inicial, S_0 e uma regra, R , que define as mudangas de estado. A execuçgo de uma especificaçgo i uma seq—jncia de estados $\langle S_n : n \geq 0 \rangle$, onde um estado S_i i obtido executando a regra R em S_{i-1} . Para exemplificar estes conceitos, apresentaremos uma especificaçgo ASM para a fungco fatorial.

Exemplo 2.1 (Fungco Fatorial) Suponha que o estado inicial S_0 seja dado com o vocabulario $\Upsilon = \{f, i\}$, onde i i um nome de fungco de zero argumento, interpretado como 0, e f i um nome de fungco unaria, interpretado como a fungco $\mathbf{f} = \lambda x.x = 0 \rightarrow 1, \text{undef}$ ¹. A regra da especificaçgo i:

$$f(i + 1) := (i + 1) \times f(i), i := i + 1$$

¹Se $f = \lambda x.E$, entco f i uma fungco dada por $f(x) = E$. Mais detalhes sobre a notagco lambda pode ser encontrada em [31]. A notagco $a \rightarrow b, c$, utilizada em [19], i equivalente a **if** a **then** b **else** c .

Estado	0	1	2	3	4	...	n
S_0	1	<i>undef</i>	<i>undef</i>	<i>undef</i>	<i>undef</i>	...	<i>undef</i>
S_1	1	1	<i>undef</i>	<i>undef</i>	<i>undef</i>	...	<i>undef</i>
S_2	1	1	2	<i>undef</i>	<i>undef</i>	...	<i>undef</i>
S_3	1	1	2	6	<i>undef</i>	...	<i>undef</i>
S_4	1	1	2	6	24	...	<i>undef</i>
\vdots	\vdots	\vdots	\vdots	\vdots	\vdots	\ddots	\vdots
S_n	1	1	2	6	24	...	$n!$

Figura 1: Interpretagco do nome de fungco *fat* nos estados que formam a execugco da ASM do Fatorial.

Ao executarmos a regra no estado S_0 , obtemos um novo estado S_1 , no qual i i interpretado como 1 e f i interpretado como a fungco

$$\mathbf{f} = \lambda x.x = 0 \rightarrow 1, x = 1 \rightarrow 1, \textit{undef}$$

Como podemos ver na Figura 1, ao executarmos a regra no estado S_1 , obtemos um novo estado S_2 , no qual i i interpretado como 2 e a interpretagco de f , no ponto 2, passa a ser igual a 2. Da mesma forma, obtemos os estados S_3, S_4, \dots . Pode-se ver facilmente que, no estado S_k , $k \geq i$, a interpretagco de f , \mathbf{f} , i uma fungco que, aplicada a \mathbf{i} , retorna $\mathbf{i}!$. A demonstragco formal sera feita na Segco 3.2. \square

Um aspecto importante que deve ser modelado na especificagco de um sistema i que, em geral, sistemas sco afetados pelo ambiente. Suponha que o ambiente se manifeste por meio de algumas fungues basicas e_1, \dots, e_k , chamadas *fungues externas*. Um exemplo tipico de fungco externa i uma entrada fornecida pelo usuario. Pode-se pensar em fungues externas como *oraculos*, tais que, a especificagco fornece argumentos e o oraculo fornece o resultado [22]. Alim das regras basicas, mostradas acima, ha tambim as regras que utilizam variaveis². Em ASM, variaveis sco utilizadas para modelar paralelismo, nco-determinismo e a “criagco” de novos elementos. As regras que utilizam variaveis sco as regras *import*, *choose* e *var*. Uma regra *import* i da forma

import v R_0 **endimport**,

onde v i uma variavel e R_0 i uma regra. O efeito dessa regra i executar R_0 em um estado em que a variavel v esta associada a um valor importado de um universo especial chamado *Reserve*. Este universo esta contido em X , o superuniverso dos estados da maquina, e contim todos os elementos que serco importados. Em geral, regras *import* sco utilizadas para estender universos, isto i, adicionar novos elementos aos universos. Assim, regras da forma

import v $U(v) := \textit{true}, R_0$ **endimport**

onde U i um nome de universo e R_0 i uma regra, podem ser escritas utilizando a seguinte regra *extend*:

extend U **with** v R_0 **endextend**.

²Variaveis sco smbolos que podem denotar elementos do superuniverso.

Uma regra *choose* é da forma

choose v in U satisfying g R_0 endchoose

onde v é uma variável, U é o nome de um universo finito, g é um termo booleano e R_0 é uma regra. O efeito desta regra é executar a regra R_0 em um estado no qual a variável v está associada a um valor pertencente ao universo U . Este valor é escolhido de maneira não-determinista e satisfaz a guarda g . Uma regra *var* é da forma

var v ranges over U R_0 endvar,

onde v é uma variável, U é o nome de um universo finito e R_0 é uma regra. O efeito desta regra é criar uma instância de R_0 para cada elemento pertencente ao universo U . Em cada instância de R_0 , a variável v está associada ao elemento correspondente de U . Após criadas as instâncias, todas são executadas em paralelo. ASM possui ainda recursos para expressar paralelismo assíncrono, como veremos na Seção 5. Além disso, para simplificar as especificações, supomos que conjuntos como o dos números inteiros, dos racionais, das listas e das partes de conjuntos estejam contidos no superuniverso de um estado.

2.1 Exemplos

Nesta seção, apresentaremos alguns exemplos de definição de sistemas em ASM.

Exemplo 2.2 (Pesquisa Binária) Este exemplo tem por finalidade mostrar a utilização de funções e regras básicas para especificação de algoritmos simples. O problema consiste em encontrar um valor k em um arranjo ordenado de inteiros, a , de comprimento n , indexado de 1 a n . Um algoritmo bastante utilizado para resolução deste problema é a *busca binária*, que, a cada passo, restringe o espaço de busca da chave. Na solução proposta, o arranjo a será representado pela função f , de modo que $f(k) = a[k]$, para k inteiro. No estado inicial, *inf* é interpretado como 1, *sup* é interpretado como n , k é interpretado como o valor da chave de pesquisa, o nome de relação *encontrado* é interpretado como *false* e o nome de função f é interpretado como uma função que, aplicada a um número inteiro i , $1 \leq i \leq n$, retorna $a[i]$. Todos os outros nomes de função são interpretados como *undef*. A regra da especificação é

```
if (not encontrado and  $inf \leq sup$ ) then
  if ( $k = f((inf + sup)/2)$ ) then
    encontrado := true,
     $pos := (inf + sup)/2$ 
  elseif ( $k < f((inf + sup)/2)$ ) then
     $sup := (inf + sup)/2 - 1$ 
  else
     $inf := (inf + sup)/2 + 1$ 
  endif
endif
```

A máquina executa diversos passos até que a chave seja encontrada ou o algoritmo possa determinar que a chave não está presente no arranjo. Se a chave for encontrada, então $encontrado = true$ e o nome de função pos é interpretado como a posição no arranjo onde está a chave, isto é, $f(pos) = a[pos] = k$. \square

Exemplo 2.3 (Ordenação por seleção) Da mesma forma que no Exemplo 2.2, a função f representará os elementos que desejamos ordenar. Quando a execução convergir, esperamos que se $1 \leq i \leq j \leq n$, então $f(i) \leq f(j)$. No estado inicial, o nome de função $Modo$ é interpretado como 1, i é interpretado como 1 e f é interpretado como no Exemplo 2.2. Todos os outros nomes de função são interpretados como $undef$. A regra da especificação é a seguinte:

```

if  $Modo = 1$  and  $i < n$  then
     $k := i, j := i + 1, Modo := 2$ 
elseif  $Modo = 2$  then
    if  $j > n$  then
         $Modo := 3$ 
    elseif  $f(j) < f(k)$  then
         $k := j$ 
    endif
     $j := j + 1$ 
elseif  $Modo = 3$  then
    if  $k \neq i$  then
         $f(k) := f(i), f(i) := f(k)$ 
    endif
     $i := i + 1, Modo := 1$ 
endif

```

A máquina executa até que i atinja o valor n . Neste estado, o arranjo está ordenado. \square

Exemplo 2.4 (Números Primos) Neste exemplo, especificaremos um algoritmo bastante simples para encontrar todos os primos menores ou iguais a um número n qualquer. Para isso, definiremos um universo $Numeros$, subconjunto dos números inteiros, tal que $Numeros = \{x \in Inteiros : 2 \leq x \leq n\}$. O vocabulário contém os nomes de função $primo$ de aridade 1 e x e n de aridade zero. No estado inicial, faremos x ser interpretado como o número 3 e a função $primo$ aplicada a qualquer elemento pertencente ao universo $Numeros$ retornar $true$. A regra marcará com $false$ todos os números de 2 a n que não forem primos. A regra da especificação é a seguinte:

```

if  $x \leq n$  then
    var  $y$  ranges over  $Numeros$ 
        if  $y < x$  and  $x \% y = 0$  then
             $primo(x) := false$ 
        endif
    endvar
     $x := x + 1$ 
endif

```

A máquina executará vários passos até que x atinja o valor $n + 1$. Neste estado, o nome de função *primos* será interpretada como uma função que, aplicada a um número inteiro k , $2 \leq k \leq n$, retorna *true*, se k for um número primo, ou *false*, se k for um número composto. \square

Exemplo 2.5 (Sistema Operacional) Consideraremos neste exemplo o problema de especificação do núcleo de um sistema operacional multiprogramado simples. Especificaremos as seguintes operações: criação de um novo processo, escalonamento de processos, difusão de uma mensagem para todos os processos ativos e recebimento de um sinal de interrupção. Suponha que o universo *Processes* seja o conjunto dos processos criados no sistema operacional. A cada processo está associado um número inteiro, a sua identificação. Esta associação é representada pela função *id*, de aridade 1. Cada processo possui também uma “caixa de mensagens”, na qual o processo recebe as mensagens que lhe foram enviadas. Esta caixa de mensagens é representada por uma lista de elementos. Há também a função *owner*, que associa cada recurso da máquina ao processo que o está utilizando no momento, e a relação *waiting*, de aridade 2, que relaciona os processos com os recursos que eles estão esperando. A operação de criação de um novo processo pode ser especificada através da regra *import* abaixo. Um número inteiro i associado ao novo processo por meio da atualização da função *id*.

```
import v
    Processes(v) := true,
    id(v) := num_procs + 1,
    num_procs := num_procs + 1
endimport
```

A regra abaixo especifica um protocolo de escalonamento, onde o próximo processo a utilizar um recurso i escolhido aleatoriamente entre os processos que estão esperando para utilizá-lo. A regra *choose* permite a especificação de uma escolha não-determinista.

```
choose v in Processes satisfying waiting(v, recurso)
    owner(recurso) := id(v)
endchoose
```

A regra abaixo especifica a difusão da mensagem representada por *mesg* para todos os processos ativos. Esta operação é modelada por meio de uma regra *var*. Para cada elemento pertencente ao universo *Processes*, uma nova instância da regra condicional associada à regra *var* é criada. Em cada uma destas instâncias, a variável p está associada ao elemento correspondente do universo *Processes*.

```
var p ranges over Processes
    if ativo(p) then
        messages(id(p)) := append(messages(id(p)), mesg)
    endif
endvar
```


O recebimento de um sinal de interrupção é modelado utilizando a função externa *interrupted*, que contém o valor *true* se houve uma interrupção ou contém o valor *false*, caso contrário. A cada iteração da máquina, esta função é testada. Se seu valor for verdadeiro, as operações necessárias são executadas.

```

if interrupted then
    ...trata a interrupção...
else
    ...continua realizando as operações normais...
endif

```

□

3 O Modelo Formal de ASM

Nesta seção apresentaremos o modelo formal de ASM, mostrando um pequeno exemplo de definição ASM e uma prova de correção da especificação apresentada.

3.1 Definição da Máquina

ASM são sistemas de transição que especificam computação cujos estados são álgebras [14]. Os universos de álgebras que formam os estados da computação constituem o superuniverso da ASM.

Definição 3.1 (Vocabulário) Um *vocabulário* Υ é uma coleção finita de nomes de função e relação, cada nome com uma aridade fixa. Estes presentes em todo vocabulário: o sinal de igualdade, *true*, *false* e *undef* e os operadores booleanos usuais. □

A função *undef* é utilizada para modelar funções parciais.

Definição 3.2 (Estado) Um *estado* S é uma álgebra [17], dada por:

- um vocabulário Υ , o vocabulário do estado S ;
- um conjunto X , denominado o superuniverso de S , no qual estão contidos os conjuntos dos números inteiros, dos valores lógicos, dos números racionais, das cadeias de caracteres, das listas, das tuplas e das partes de conjuntos;
- uma função $Val : \Upsilon \rightarrow X^* \rightarrow X$, que fornece a interpretação dos nomes de funções pertencentes a Υ em funções de $X^* \rightarrow X$.

Para os conjuntos do superuniverso, estão definidas as operações usuais (como, no caso dos inteiros, adição, multiplicação, etc.). □

A noção de estado é importante, pois cada estado constitui um passo na execução da máquina.

Definição 3.3 (Fungoes Estaticas e Fungoes Dinbmicas) Uma fungco i *dinbmica* se puder sofrer atualizagues, isto i, se durante uma mudanga de estado, a sua interpretagco puder ser modificada em alguns pontos. Caso contrario, dizemos que a fungco i *estatica*. \square

Os conceitos de fungoes estaticas e dinbmicas sco importantes nas definigues de regras e atualizagco, dadas abaixo. Basicamente, o carater dinbmico do sistema i modelado pelas alteragues, de estado para estado, na interpretagco de fungoes dinbmicas.

Definição 3.4 (Termo) *Termos* sco definidos recursivamente como:

- uma variavel i um termo;
- um nome de fungco ou relagco de zero argumento i um termo;
- se f i um nome de fungco ou relagco r -aria, $r > 0$, e $\bar{x} = (x_1, \dots, x_r)$, entco $f(\bar{x})$ i um termo.

\square

Termos sem variaveis sco interpretados, em um estado S , da seguinte maneira:

- se f i um nome de fungco ou relagco de zero argumento, sua interpretagco i $Val_S(f)$;
- se f i um nome de fungco r -aria e (x_1, \dots, x_r) i uma tupla de comprimento r , entco

$$Val_S(f(x_1, \dots, x_r)) = Val_S(f)(Val_S(x_1), \dots, Val_S(x_r))$$

A interpretagco de termos que contjm variaveis sera mostrada na Seco 3.3, onde definiremos as regras nco-basicas, isto i, as regras que utilizam variaveis.

Definição 3.5 (Enderego) Um *enderego* em um estado $S = (\Upsilon, X, Val)$ i um par (f, \bar{x}) , onde $f \in \Upsilon$ i um nome de fungco dinbmica, e $\bar{x} \in X^*$ i uma tupla cujo comprimento i igual ‘ aridade de f . \square

Definição 3.6 (Atualizagco) Uma *atualizagco* em um estado $S = (\Upsilon, X, Val)$ i um par (l, y) , onde l i um enderego em S e $y \in X$. \square

A nogco de atualizagco i importante para a definigco de regras e disparo de regras. Para cada regra definimos um conjunto de atualizagues, que contera os pontos em que havera mudanga na interpretagco de alguns nomes de fungoes dinbmicas no estado seguinte.

Definição 3.7 (Consistjncia de um Conjunto de Atualizagues) O conjunto de atualizagues Δ i *consistente*, se

$$((f, \bar{x}), y_1) \in \Delta \wedge ((f, \bar{x}), y_2) \in \Delta \Rightarrow y_1 = y_2,$$

isto i, se nco houver, em Δ , duas atualizagues diferentes para o mesmo enderego. \square

Definição 3.8 (Regra) Regras são definidas recursivamente por:

- a regra de atualização $R \equiv f(\bar{t}) := t_0$ é uma regra; nesta expressão, f é um nome de função primitiva, e t_0 e \bar{t} são termos; se f é um nome de relação, então t_0 deve ser booleano. Definiremos o conjunto de atualizações de R em um estado S , $Updates(R, S)$, como o conjunto $\{(l, y)\}$, onde $l = (f, Val_S(\bar{t}))$ e $y = Val_S(t_0)$;
- um bloco de regras $R \equiv R_1, \dots, R_k$ é uma regra; o seu conjunto de atualizações é dado por

$$Updates(R, S) = \bigcup_{i=1}^k Updates(R_i, S);$$

isto significa que, para disparar um bloco de regras, disparam-se todas as regras que o compõem *simultaneamente*. Note que a ordem de R_1, \dots, R_k não é relevante na execução do bloco;

- se k é natural, g_0, \dots, g_k são termos booleanos e R_0, \dots, R_k são regras, então

$$R \equiv \text{if } g_0 \text{ then } R_0 \text{ elseif } g_1 \text{ then } R_1 \dots \text{ elseif } g_k \text{ then } R_k \text{ endif}$$

é uma regra. O conjunto de atualizações desta regra é dado por

$$Updates(R, S) = \begin{cases} Updates(R_i, S) & \text{se } g_i \wedge \forall j < i : \neg g_j \\ \emptyset & \text{se } \forall i : \neg g_i \end{cases}$$

Estas regras são conhecidas como *regras básicas*. □

Estas regras são as mais simples de ASM e permitem a especificação de apenas alguns tipos de sistemas reais. Outros tipos de regras mais poderosas serão mostrados nas seções subsequentes. Observe que **não existe** composição seqüencial de regras, isto é, uma regra da forma

$$R_1; R_2$$

onde primeiro executa-se R_1 e em seguida R_2 . Isto porque um programa em ASM descreve somente um passo do algoritmo. A composição seqüencial pode gerar estruturas de execução muito complexas, o que pode tornar o raciocínio sobre a especificação muito mais difícil [23].

Definição 3.9 (Disparo de uma Regra) O *disparo de uma regra* R em um estado S produz um novo estado S' , tal que, se $Updates(R, S)$ for consistente, então

$$Val_{S'}(f, \bar{x}) = \begin{cases} y & \text{se } ((f, \bar{x}), y) \in Updates(R, S) \\ Val_S(f, \bar{x}) & \text{caso contrário.} \end{cases}$$

Se o conjunto $Updates(R, S)$ não for consistente, então o efeito do disparo de R em S será nulo, isto é, o estado S' resultante será igual a S . Outra abordagem utilizada para tratar conjuntos de atualização inconsistentes é fazer uma escolha não-determinista da atualização que será disparada [28]. Definiremos $Fire(R, S)$ como o estado resultado do disparo de R em S . □

Definição 3.10 (Especificação ASM) Uma *especificação ASM* é uma tupla da forma $(\Upsilon, \mathcal{A}, S_0, \mathcal{P})$, onde

- $\Upsilon = \Upsilon_0 \cup \Upsilon_e$ é um vocabulário composto pela união de um vocabulário pré-definido, Υ_0 , e um vocabulário especificado pelo usuário, Υ_e . O vocabulário pré-definido Υ_0 contém os nomes de relação *Boolean*, *Integer*, *String*, *List*, *Set*, que serão interpretados, respectivamente, como os universos dos valores lógicos, dos números inteiros, das cadeias de caracteres, das listas e das partes de conjuntos. Υ_0 contém também as operações usuais sobre estes conjuntos;
- \mathcal{A} é um conjunto de Υ -álgebras ou estados S , cada um consistindo no vocabulário Υ e um conjunto X (o superuniverso de S) de funções, que serão interpretadas em X dos nomes de funções de zero argumento pertencentes a Υ . Um nome de função de aridade r , $r > 0$, é interpretado como uma função de $X^r \rightarrow X$. O conjunto X é comum a todos os estados pertencentes a \mathcal{A} ;
- $S_0 \in \mathcal{A}$ é o estado inicial, onde a interpretação de alguns nomes de funções serão dados; nomes de funções cujas interpretações não são dadas em S_0 são interpretados como *undef*;
- \mathcal{P} é uma regra que descreve as modificações das interpretações de nomes de funções de uma álgebra (estado) para outra.

□

O vocabulário de uma ASM reflete apenas os recursos verdadeiramente invariantes de um algoritmo, em vez de detalhes de um estado em particular. O estado inicial S_0 pode ser definido através de qualquer formalismo existente, em particular, via regras de transição do modelo ASM. Pode-se utilizar também mecanismos como cálculo lambda, funções recursivas, entre outros.

Definição 3.11 (Execução de uma Especificação ASM) A *execução de uma especificação ASM* $(\Upsilon, \mathcal{A}, S_0, \mathcal{P})$ é uma seqüência $\mathcal{S} = \langle S_n : n \geq 0 \rangle$ de estados pertencentes a \mathcal{A} , onde $S_{n+1} = \text{Fire}(\mathcal{P}, S_n)$, isto é, S_{n+1} é obtido a partir de S_n , disparando a regra \mathcal{P} em S_n . □

Na maioria dos sistemas dinâmicos discretos, a execução pode ser influenciada pelo ambiente. Intuitivamente, um ambiente ativo é um agente externo. Desta maneira, utilizamos *funções externas* na modelagem do ambiente no qual o sistema está inserido. Além disso, utilizam-se funções externas para:

- prover ocultamento de informações – qualquer característica do sistema, cujo funcionamento não é relevante no entendimento da especificação, pode ser modelada por meio de funções externas;
- inserir não-determinismo ao modelo – considerando que as ações do ambiente acontecem de maneira não-determinista, utilizamos funções externas para descrever implicitamente o não-determinismo; na Seção 3.3 mostraremos uma construção para especificarmos explicitamente o não-determinismo.

3.2 Exemplo de Especificação ASM

Nesta seção mostraremos um exemplo simples de especificação formal em ASM. Após apresentada a especificação, mostraremos a sua correção em relação ao mundo real.

Exemplo 3.1 (Função Fatorial) Uma especificação ASM para a função fatorial é $ASM_{fat} = (\Upsilon, \mathcal{A}, S_0, P_{fat})$, onde:

- $\Upsilon = \Upsilon_0 \cup \Upsilon_e$, onde Υ_0 é o conjunto dos símbolos pré-definidos e $\Upsilon_e = \{fat, i\}$;
- \mathcal{A} é um conjunto de estados;
- a interpretação dos nomes de função pertencentes a Υ em $S_0 \in \mathcal{A}$ é dado pela função Val_{S_0} , tal que

$$\begin{aligned} Val_{S_0}(i) &= 0 \\ Val_{S_0}(fat) &= \lambda n.n = 0 \rightarrow 1, undef \end{aligned}$$

- P_{fat} é dado pela regra:

$$\begin{aligned} fat(i+1) &:= (i+1) \times fat(i), \\ i &:= i+1 \end{aligned}$$

A execução de ASM_{fat} é a seqüência $\mathcal{S}_{fat} = \langle S_0, S_1, \dots \rangle$ de elementos de \mathcal{A} , onde cada $S_n = Fire(P_{fat}, S_{n-1})$, para $n > 0$. \square

Proposição 3.1 (Correção do Exemplo 3.1) Para todo $i \geq 0$, $fat(i) = i!$ no estado S_i . A demonstração por indução em i é a seguinte:

- para $i = 0$, $Val_{S_i}(i) = Val_{S_0}(i) = 0$ e

$$\begin{aligned} Val_{S_i}(fat)(Val_{S_i}(i)) &= Val_{S_0}(fat)(0) \\ &= (\lambda n.n = 0 \rightarrow 1, undef)(0) = 1 = 0! = (Val_{S_0}(i))! \\ &= (Val_{S_i}(i))! \end{aligned}$$

- supondo que, no estado S_i , $Val_{S_i}(fat)(Val_{S_i}(i)) = (Val_{S_i}(i))!$, temos que, no estado S_{i+1} ,

$$Val_{S_{i+1}}(i) = Val_{S_i}(i) + 1$$

e

$$\begin{aligned} Val_{S_{i+1}}(fat)(Val_{S_{i+1}}(i)) &= (Val_{S_i}(i) + 1) \times Val_{S_i}(fat)(Val_{S_i}(i)) \\ &= (Val_{S_i}(i) + 1) \times (Val_{S_i}(i))! \\ &= (Val_{S_i}(i) + 1)! \\ &= (Val_{S_{i+1}}(i))! \end{aligned}$$

C.Q.D.

3.3 Regras Nco-Basicas

Nesta secao apresentaremos as regras de transigco nco-basicas, que sco as regras que utilizam variaveis. A introdugco de variaveis ao modelo ASM da maior poder ‘s definigues, permitindo, por exemplo, importar elementos, o que permite estender universos, e especificar o nco-determinismo de sistemas. Para a regra *import* que definiremos a seguir, consideraremos que existe um universo de nome *Reserve*, contido no superuniverso do estado. Este universo contim os elementos que serco importados. Cada regra *import* retira um elemento de *Reserve*.

Definição 3.12 (Regra *Import*) A regra *import* i uma regra da forma

$$R \equiv \mathbf{import} \ v \ R_0 \ \mathbf{endimport},$$

onde v i uma variavel e R_0 i uma regra. A sembntica desta regra i a seguinte: escolhe-se um elemento a do universo *Reserve* e associa-o ‘ variavel v . Desta forma, executa-se a regra R_0 , no estado S_a , que i uma expansco do estado S , no qual interpretamos v como a . O conjunto de atualizagues para esta regra i dado por

$$Updates(R, S) = \{((Reserve, a), false)\} \cup Updates(R_0, S_a).$$

□

O efeito desta regra i “criar” um novo elemento. Em geral i utilizada com uma regra da forma $U(v) := true$, onde U i um nome de universo, para inserir o novo elemento ao universo U , modelando uma expansco de U .

Definição 3.13 (Regra *Var*) A regra *var* i uma regra da forma

$$R \equiv \mathbf{var} \ v \ \mathbf{ranges\ over} \ U \ R_0 \ \mathbf{endvar},$$

onde v i uma variavel, U i o nome de um universo finito e R_0 i uma regra. A sembntica desta regra i a seguinte: para cada elemento x de U , executamos a regra R_0 no estado S_x , que i uma expansco do estado S , tal que a variavel v i interpretada como x . Esta execuogco cria o conjunto de atualizagues $Updates(R_0, S_x)$. O efeito da regra i a unico de todos os conjuntos $Updates(R_0, S_x)$, tal que $x \in U$, isto i,

$$Updates(R, S) = \bigcup_{x \in U} Updates(R_0, S_x).$$

□

O efeito desta regra i criar uma instbncia de R_0 para cada elemento pertencente ao universo U . Em cada instbncia de R_0 , a variavel v esta associada ao elemento correspondente de U . Apss criadas as instbncias, todas sco executadas em paralelo. Esta regra i usada para modelar paralelismo smncrono, como foi mostrado no Exemplo 2.4.

Definição 3.14 (Regra *Choose*) A regra *choose* i uma regra da forma

$$\mathbf{choose} \ v \ \mathbf{in} \ U \ \mathbf{satisfying} \ g \ R_0 \ \mathbf{endchoose},$$

onde v i uma variavel, U i o nome de um universo finito, g i um termo booleano e R_0 i uma regra. O efeito desta regra i executar a regra R_0 em um estado S_a , no qual a variavel v esta associada a um elemento $a \in U$. O elemento a i escolhido de maneira nco-determinista e torna a guarda g verdadeira. □

Algoritmos nco-deterministas sco zteis, por exemplo, como descrigues (especifica-gues) em alto nmvel de algoritmos “reais”. Na Segco 3, modelamos o nco-deter-minismo implicitamente, deixando a escolha para o ambiente. Esta regra i usada para modelar explicitamente o nco-determinismo. Outra maneira de modelar o nco-determinismo i permitir que a inconsistjncia de conjuntos de atualizagco sejam resolvidas escolhendo-se nco-deterministicamente qual atualizagco disparar. Entretanto, esta abordagem pode dificultar a leitura de uma especificagco e a demonstragco de propriedades sobre ela.

4 Estudo de Caso: A Linguagem *Tiny*

Nesta segco apresentaremos um exemplo de definigco formal de sistemas em ASM. O problema que exploraremos aqui i a definigco formal de uma linguagem de progra-magco. Definiremos uma linguagem de programagco imperativa de pequeno porte, *Tiny*, contendo somente comandos e expressues. A descrigco informal e o estilo de definigco formal utilizado i baseado na definigco denotacional de *Tiny* encontrada em [19]. ASM ja foram utilizadas na definigco formal de varias linguagens de pro-gramagco de grande porte, entre elas, Java, C e Prolog. Uma listagem do que ja foi feito pode ser encontrada em [9].

4.1 Descrigco Informal da Linguagem *Tiny*

4.1.1 Sintaxe Informal de *Tiny*

A Linguagem *Tiny* possui dois tipos de construgues: expressues e comandos. Ambos podem conter identificadores (x , $y1$, id), que sco cadeias de caracteres contendo letras e dngitos, comegando com uma letra, e nzmeros inteiros (1 , 2 , ...) e os valores lsgicos **true** e **false**. Utilizaremos meta-variaveis I , I_1 , I_2 , I' , ... para identificadores, E , E_1 , E_2 , E' , ... para expressues, e C , C_1 , C_2 , C' , ... para comandos. A sintaxe abstrata de *Tiny* i:

$$\begin{aligned}
 E & ::= 0 \mid 1 \mid true \mid false \mid read \mid I \\
 & \quad \mid not \ E \mid E_1 = E_2 \mid E_1 + E_2 \mid (E) \\
 C & ::= I := E \mid output \ E \mid if \ E \ then \ C_1 \ else \ C_2 \\
 & \quad \mid while \ E \ do \ C \mid C_1; C_2 \mid (C)
 \end{aligned}$$

Note que a gramatica dada i ambmgua, mas isto nco constitui problema, porque, nesta especificagco, questues relativas a analise sintatica nco sco tratadas. Desta forma, a sembntica i baseada em sintaxe abstrata. Utilizaremos parjnteses para evitar ambig—idades no texto.

4.1.2 Sembntica Informal de *Tiny*

Todo comando de *Tiny*, quando executado, modifica um estado. Este estado contim trjs elementos:

- a memsria – correspondjncia entre identificadores e valores. Na memsria, cada identificador esta associado a algum valor ou esta nco-associado (*unbound*);

- a **entrada** – fornecida pelo usuário antes do início da execução do programa; consiste em uma seqüência (possivelmente vazia) de valores que podem ser lidos utilizando a expressão *read*;
- a **saída** – inicialmente uma seqüência vazia de valores que armazena os resultados do comando *output E*.

O valor de cada expressão é dado abaixo:

1. 0 ou 1 – o valor de 0 é 0 e o valor de 1 é 1;
2. *true* ou *false* – o valor de *true* é o valor lógico *true* e o valor de *false* é o valor lógico *false*;
3. *read* – o valor de *read* é o valor do próximo elemento na entrada (ocorre um erro se a entrada for vazia); a expressão *read* possui o “efeito colateral” de remover o primeiro item da entrada, de modo que, após a avaliação da expressão, a entrada possui um elemento a menos;
4. *I* – o valor de uma expressão *I* é o valor associado a *I* na memória (ocorre um erro se *I* não estiver associado);
5. *not E* – se o valor de *E* for *true* então o valor de *not E* será *false*; se o valor de *E* for *false* então o valor de *not E* será *true*; em todos os outros casos, ocorre um erro;
6. $E_1 = E_2$ – o valor de $E_1 = E_2$ é *true* se os valores de E_1 e E_2 forem iguais; caso contrário, a expressão avalia em *false*; se E_1 ou E_2 não forem números inteiros, ocorre um erro;
7. $E_1 + E_2$ – o valor de $E_1 + E_2$ é a soma numérica entre os valores de E_1 e E_2 ; se algum destes valores não for um número, ocorre um erro.

O efeito de cada comando é dado abaixo:

1. $I := E$ – o identificador *I* é associado, na memória, ao valor da expressão *E*, sobrescrevendo o que estava anteriormente associado a *I*;
2. *output E* – o valor de *E* é colocado na saída;
3. *if E then C₁ else C₂* – se o valor de *E* for *true*, C_1 é executado; se o valor de *E* for *false*, C_2 é executado; em todos os outros casos, ocorre um erro;
4. *while E do C* – se o valor de *E* for *true*, então *C* é executado e, em seguida, *while E do C* é executado novamente no estado resultante da execução de *C*; se o valor de *E* for *false*, então nada é feito; se o valor de *E* não for nem *true* nem *false*, ocorre um erro;
5. $C_1; C_2$ – os comandos C_1 e C_2 são executados nesta ordem; C_2 é executado no estado resultante da execução de C_1 .

Expressões de <i>Tiny</i>	Representação
0	[0]
1	[1]
<i>false</i>	[FALSE]
<i>true</i>	[TRUE]
<i>read</i>	[READ]
<i>I</i>	[<i>I</i>]
<i>not E</i>	[NOT, <i>E</i>]
$E_1 = E_2$	[EQUALS, E_1 , E_2]
$E_1 + E_2$	[ADD, E_1 , E_2]

Tabela 1: Tradução de expressões de *Tiny* para a forma de lista

Comandos de <i>Tiny</i>	Representação
$I := E$	[ASSIGN, <i>I</i> , <i>E</i>]
<i>output E</i>	[OUTPUT, <i>E</i>]
<i>if E then C₁ else C₂</i>	[IF, <i>E</i> , C_1 , C_2]
<i>while E do C</i>	[WHILE, <i>E</i> , <i>C</i>]
$C_1; C_2$	[C_1 , C_2]

Tabela 2: Tradução de comandos de *Tiny* para a forma de lista

4.1.3 Um Programa em *Tiny*

O exemplo abaixo escreve na saída a soma dos números contidos na entrada. O fim da entrada é marcado com 0.

```

sum := 0;
x := read;
while not (x = 0) do
(
    sum := sum + x;
    x := read
);
output sum

```

4.2 Definição Formal de *Tiny* em ASM

Nesta seção mostraremos uma definição formal de *Tiny* utilizando a metodologia de definição de ASM. A linguagem *Tiny* é descrita por $ASM_{tiny} = (\Upsilon, \mathcal{A}, S_0, \mathcal{P}_{tiny})$.

4.2.1 Construção

A árvore sintática abstrata de um programa em *Tiny* será armazenada em uma lista. As regras serão definidas de forma a consultar sempre o primeiro elemento desta lista para decidir o que será feito. As expressões de *Tiny* são traduzidas

para a forma de lista da maneira mostrada na tabela 1. A tradução de comandos é mostrada na tabela 2. Por simplicidade, consideraremos que uma seqüência de comandos da forma $C_1; \dots; C_n$ será armazenado como $[C_1, \dots, C_n]$. Por exemplo, o programa da Seção 4.1.3 é armazenado na forma:

```
[
  [ASSIGN, "sum", [0]],
  [ASSIGN, "x", [READ]],
  [WHILE,
    [NOT, [EQUALS, ["x"], [0]]],
    [
      [ASSIGN, "sum", [ADD, ["sum"], ["x"]]],
      [ASSIGN, "x", [READ]]
    ]
  ],
  [OUTPUT, ["sum"]]
]
```

4.2.2 O Vocabulário Υ

O vocabulário de ASM_{tiny} contém os seguintes nomes de função:

- *program* – função de aridade 0 que contém um programa em *Tiny*;
- *memory* – função de aridade 1 que associa nomes de identificadores a valores;
- *input* – função externa de aridade 0 que contém a seqüência de valores de entrada;
- *output* – função de aridade 0 que contém a seqüência de valores de saída do programa;
- *opstack* – função de aridade 0 que simula uma pilha auxiliar de execução.

Consideraremos também que são pré-definidos em Υ os seguintes nomes de função ou relação:

- os universos *Integer*, *Boolean*, *String* e *List*, simbolizando respectivamente os conjuntos dos números inteiros, dos valores lógicos, das cadeias de caracteres e das listas;
- as operações usuais sobre os números inteiros, os valores lógicos e as cadeias de caracteres;
- as operações *hd*, *tl*, *cons* e *concat* sobre as listas.

4.2.3 O Estado Inicial S_0

No estado inicial da especificação ASM_{tiny} , definimos interpretações iniciais de alguns nomes de função pertencentes a Υ . Na ASM_{tiny} , definiremos as seguintes interpretações:

- o nome de função *program* é interpretado como um valor externo ‘ especificação, de modo a tornar a especificação independente de um programa em particular;
- *memory* – inicialmente, $Val_{S_0}(memory) = \lambda x.undef$, simbolizando que, inicialmente, nenhum identificador está associado a valores;
- *input* é interpretada como um valor externo ‘ especificação; o objetivo é tornar a especificação independente da entrada de um programa;
- *output* e *opstack* são interpretados inicialmente como a lista vazia ($[]$).

4.2.4 A Regra da Especificação \mathcal{P}_{tiny}

Nesta seção mostraremos a regra que promove a mudança de estados. A regra principal do programa é a seguinte:

```
if program  $\neq []$  and not error then  
    ...Passo da Interpretação...  
endif
```

Esta regra dá a seguinte semântica operacional: executam-se “passos da interpretação”, enquanto houver alguma coisa para ser interpretada ou não ocorrer um erro. Um passo da interpretação será dado do seguinte modo:

- consulta-se o primeiro elemento da lista *program*;
- se este elemento for uma lista, promove-se a sua expansão, conforme definido abaixo;
- se for um identificador, ele é substituído por seu valor na memória;
- se for alguma palavra reservada da interpretação (NOT, EQUALS, READ, ADD, ASSIGN, OUTPUT, IF, WHILE), são executadas as ações necessárias; tais ações podem alterar a pilha *opstack*;
- se for um número inteiro ou um valor booleano, a pilha *opstack* é consultada para determinar a ação que será executada.

O passo da interpretação é formado por um bloco contendo as seguintes regras:

1. Regra para expansão de lista:

```
if  $List(hd(program))$  then  
     $program := concat(hd(program), tl(program))$   
endif
```

2. Para a expresso de negagco lsgica:

```
if  $hd(program) = NOT$  then  
     $program := tl(program),$   
     $opstack := cons(NOT, opstack)$   
endif
```

3. Para a expresso de igualdade, temos a seguinte regra:

```
if  $hd(program) = EQUALS$  then  
     $program := tl(program),$   
     $opstack := cons(EXCHANGE, cons(EQUALS, opstack))$   
endif
```

4. Para a expresso de adigco:

```
if  $hd(program) = ADD$  then  
     $program := tl(program),$   
     $opstack := cons(EXCHANGE, cons(ADD, opstack))$   
endif
```

5. Para a expresso identificador:

```
if  $String(hd(program))$  then  
    if  $memory(hd(program)) = undef$  then  
         $error := true$   
    else  
         $program := cons(memory(hd(program)), tl(program))$   
    endif  
endif
```

6. Para a expresso de leitura:

```
if  $hd(program) = READ$  then  
    if  $input = []$  then  
         $error := true$   
    else  
         $program := cons(hd(input), tl(program)),$   
         $input := tl(input)$   
    endif  
endif
```

7. Para o comando de atribuigco:

```
if  $hd(program) = ASSIGN$  then  
     $program := tl(tl(program)),$   
     $opstack := cons(ASSIGN, cons(hd(tl(program)), opstack))$   
endif
```

8. Para o comando de impresso:

```
if  $hd(program) = \text{OUTPUT}$  then  
     $program := tl(program),$   
     $opstack := cons(\text{OUTPUT}, opstack)$   
endif
```

9. Para o comando de condicional:

```
if  $hd(program) = \text{IF}$  then  
     $program := tl(program),$   
     $opstack := cons(\text{COND}, opstack)$   
endif
```

10. Para o comando de repetico

```
if  $hd(program) = \text{WHILE}$  then  
     $opstack := cons(\text{COND}, opstack),$   
     $program := cons(WhileExp(program), cons(WhileTrue(program),$   
         $cons([], WhileCont(program))))$   
endif
```

Para simplificar a escrita desta regra, utilizamos as seguintes fungues estaticas:

```
 $WhileExp(p) = hd(tl(p))$   
 $WhileTrue(p) = cons(hd(tl(tl(p))), cons(WhileCom(program), []))$   
 $WhileCom(p) = cons(\text{WHILE}, cons(hd(tl(p)), cons(hd(tl(tl(p))), [])))$   
 $WhileCont(p) = tl(tl(tl(p)))$ 
```

11. Para as expressoes que sco valores literais (nzmeros inteiros e valores lsgicos), a pilha $opstack$ i consultada e as agues necessarias sco executadas. A regra para isso i:

```
if  $Integer(hd(program))$  or  $Boolean(hd(program))$  then  
    if  $hd(opstack) = \text{OUTPUT}$  then  
         $output := concat(output, [hd(program)]),$   
         $program := tl(program),$   
         $opstack := tl(opstack)$   
    if  $hd(opstack) = \text{ASSIGN}$  then  
         $opstack := tl(tl(opstack)),$   
         $memory(hd(tl(opstack))) := hd(program)$   
    if  $hd(opstack) = \text{EXCHANGE}$  then  
         $opstack := tl(opstack),$   
         $program := cons(hd(tl(program)), cons(hd(program), tl(tl(program))))$   
    if  $hd(opstack) = \text{ADD}$  then  
         $opstack := tl(tl(opstack)),$   
        if not  $Integer(hd(program))$  or not  $Integer(hd(tl(program)))$  then  
             $error := true$ 
```

```

    else
      opstack := tl(opstack)
      program := cons(hd(program) + hd(tl(program)), tl(tl(program)))
    endif
  if hd(opstack) = NOT then
    opstack := tl(tl(opstack)),
    if not Boolean(hd(program)) then
      error := true
    else
      program := cons(not hd(program), tl(program))
    endif
  if hd(opstack) = COND then
    opstack := tl(tl(opstack)),
    if not Boolean(hd(program)) then
      error := true
    elseif hd(program) then
      program := cons(hd(tl(program)), tl(tl(tl(program))))
    else
      program := tl(tl(program))
    endif
  if hd(opstack) = EQUALS then
    opstack := tl(tl(opstack)),
    if not Integer(hd(program)) or not Integer(hd(tl(program))) then
      error := true
    else
      opstack := tl(opstack)
      program := cons(hd(program) = hd(tl(program)), tl(tl(program)))
    endif
  endif
endif
endif

```

5 ASM Multiagentes

Uma *ASM Multiagente* \mathcal{M} , tambem conhecida como *ASM Distribuida*, contim um nzmero finito *agentes* computacionais que executam concorrentemente um nzmero finito de programas. A cada agente esta associado um programa. Formalmente, uma ASM Multiagente \mathcal{M} i uma tupla $(\Upsilon_{\mathcal{M}}, \mathcal{A}, \mathcal{C}_0, \mathcal{P})$, tal que:

- $\Upsilon_{\mathcal{M}}$ i um vocabulario que contim os nomes de fungco que aparecem nas regras de \mathcal{P} , com excecco de *Self*. Pertencem a $\Upsilon_{\mathcal{M}}$ os nomes de fungues de zero argumento que representam os nomes de msdulos (elementos de \mathcal{P}) e uma fungco unaria, *Mod*, que representa a relagco entre agentes e msdulos. Um elemento a i um *agente* em um dado estado S se houver um nome de msdulo μ tal que $S \models \text{Mod}(a) = \mu$. Da mesma forma, o programa de a i $\text{Prog}(a) = \pi_{\mu}$.
- \mathcal{A} i um conjunto de estados;

- \mathcal{C}_0 é uma coleção de estados denominados *estados iniciais* de \mathcal{M} ; todos os elementos de \mathcal{C}_0 compartilham as mesmas interpretações dos nomes de função de $\Upsilon_{\mathcal{M}}$, com exceção de *Self*, que é interpretado como o agente associado ao estado;
- \mathcal{P} é um conjunto finito indexado de programas π_{μ} (os módulos), identificados pelos nomes de módulos $\mu \in \Upsilon$; cada programa pertencente a \mathcal{P} é uma regra.

O nome de função especial de zero argumento *Self* permite a auto-identificação de agentes: *Self* é interpretado como a por cada agente a e pode ser usada, por exemplo, para modelar algum estado local dos agentes. Dizemos que um agente a realiza uma *transição* (“move”) em S se o conjunto de atualizações

$$Updates(a, S) = Updates(Prog(a), View_a(S))$$

é disparado em S , isto é, se a regra que forma o programa do agente a for disparada no estado $View_a(S)$. Este estado é a expansão do estado S , no qual a variável *Self* é interpretada como a . Sobre esta definição de transição, podemos definir diversos tipos de execução. Abaixo, temos a definição de *execução parcialmente ordenada*, que é uma importante noção de computação distribuída. Esta definição garante que não haverá inconsistências na execução de 2 ou mais agentes, pois cada transição é executada por um agente de maneira atômica.

Definição 5.1 (Execução parcialmente ordenada) Uma execução parcialmente ordenada ρ de uma ASM Multiagentes \mathcal{M} é uma tripla (M, A, σ) que satisfaz as seguintes condições:

1. M é um conjunto parcialmente ordenado, no qual todos os conjuntos de transição $\{y : y \preceq x\}, x \in M$, são finitos: os elementos de M representam transições realizadas pelos vários agentes durante a execução³.
2. A é uma função sobre M tal que todo conjunto não-vazio $\{x : A(x) = a\}$ é linearmente ordenado: $A(x)$ é o agente que realiza a transição x (supomos que as transições de um único agente sejam linearmente ordenados).
3. σ é uma função que associa um estado de \mathcal{M} a cada segmento inicial⁴ de M , tal que $\sigma(\emptyset)$ é um estado inicial: para cada segmento inicial X de M , $\sigma(X)$ é o estado que resulta da realização de todos os movimentos em X .
4. A *condição de coerência*: se x é um elemento maximal em um segmento inicial finito X de M e $Y = X - \{x\}$, então $A(x)$ é um agente em $\sigma(Y)$ e $\sigma(X)$ é obtido a partir de $\sigma(Y)$ disparando $A(x)$ em $\sigma(Y)$.

□

Nos exemplos a seguir, utilizaremos esta noção de execução.

³Dois transições x e y são tais que $y < x$, se a transição x iniciou após o término de y

⁴Um *segmento inicial* de um conjunto parcialmente ordenado P é uma sub-estrutura X de P tal que

$$x \in X \wedge y < x \Rightarrow y \in X.$$

5.1 Exemplos de ASM Multiagente

Nesta seção apresentaremos exemplos de utilização de ASM multiagentes para definição de sistemas distribuídos. Os sistemas que especificaremos são o problema do *Jantar dos Filósofos* e o protocolo *Alternating Bit*.

Exemplo 5.1 (Jantar dos Filósofos) Um conjunto de *filósofos* senta-se a uma mesa circular, e um garfo é posicionado entre cada dois filósofos. Cada um alterna seu estado entre pensando (“*thinking*”), com fome (“*hungry*”) e comendo (“*eating*”). Para entrar no estado “*eating*”, um filósofo deve estar com os dois garfos adjacentes a ele em seu poder. Cada garfo só pode estar servindo a um filósofo de cada vez. O código apresentado a seguir corresponde ao programa de um agente ASM. Cada agente representa um filósofo distinto e nenhuma suposição é estabelecida sobre a velocidade relativa da execução do código de cada um. Suponha que p seja uma função equivalente a *Self* citada anteriormente, associada a instâncias do universo *Philosophers*. A função $Status(p)$ representa o estado atual do filósofo p , a função estática $Next(p)$ representa o filósofo imediatamente à esquerda de p e $Holder(p)$ indica qual é o filósofo que, num dado momento, possui o garfo imediatamente à direita do filósofo p . Observe que $Holder(p) = undef$ indica que o garfo não está sendo usado.

```
if Status(p) = “thinking” then
    Status(p) := “hungry”
endif
if Status(p) = “hungry” and Holder(LeftFork(p)) = undef
    and Holder(RightFork(p)) = undef then
    Holder(LeftFork(p)) := p,
    Holder(RightFork(p)) := p,
    Status(p) := “eating”
endif
if Status(p) = “eating” then
    Holder(LeftFork(p)) := undef,
    Holder(RightFork(p)) := undef,
    Status(p) := “thinking”
endif
```

A solução apresentada é isenta de *deadlock*, uma vez que os dois garfos são requisitados atomicamente. A inicialização dos valores das funções é apresentada a seguir. Observe que todas as atualizações são executadas em paralelo, diferentemente do código acima, onde cada instância representa um agente diferente.

```
var q ranges over Philosophers
    Status(q) := “thinking”,
    Holder(LeftFork(q)) := undef
    Holder(RightFork(q)) := undef
endvar
```

□

Exemplo 5.2 (Alternating Bit Protocol) Um agente i designado por *Sender* e envia mensagens a outro agente, designado por *Receiver*, através de um meio onde as mensagens podem ser perdidas ou duplicadas, mas a ordem de envio é preservada. Para identificar as mensagens corretas, um bit adicional é enviado, alternando 0 e 1 a cada transmissão. Uma especificação do código dos agentes *Sender* e *Receiver* é apresentada a seguir. **Agente *Sender*:**

```

if  $Clock > Slast + timeout$  then
     $SRmessage := Smessage,$ 
     $SRbit := Sbit,$ 
     $Slast := Clock$ 
endif
if  $RSbit = Sbit$  then
     $Scont := Scont + 1,$ 
     $Smessage := InputFile(Scont + 1),$ 
     $Sbit := \neg Sbit$ 
endif

```

Agente *Receiver*:

```

if  $Clock > Rlast + timeout$  then
     $RSbit := Rbit,$ 
     $Rlast := Clock$ 
endif
if  $SRmessage \neq undef$  and  $SRbit \neq Rbit$  then
     $Rcont := Rcont + 1,$ 
     $OutputFile(Rcont + 1) := SRmessage,$ 
     $Rbit := \neg Rbit$ 
endif

```

A função externa *Clock* é utilizada para representar tempo transcorrido. O envio de mensagens pode ser repetido após um intervalo determinado pela função estática *timeout*. É razoável supor que as duas referências à função *Clock*, em cada agente, retornem o mesmo valor em um mesmo passo de execução. As mensagens são geradas em *Sender* pela função *InputFile* e armazenadas em *Receiver*, na função *OutputFile*. As funções *Smessage* e *Sbit* armazenam o valor da mensagem e do bit atuais em *Sender*, enquanto *Rbit* é o valor do bit em *Receiver*. As funções *SRmessage* e *SRbit* representam os dados em trânsito de *Sender* para *Receiver*, enquanto *RSbit* representa o bit enviado pelo canal de comunicação na direção inversa. A função \neg é utilizada para gerar os valores alternados para os bits. Além dos dois agentes apresentados acima, a especificação conta ainda com os agentes *SRLoose* e *RSLoose*, que simulam a perda ocasional de mensagens nos canais de transmissão.

Agente *SRLoose*:

```

 $SRbit := undef,$ 
 $SRmessage := undef$ 

```

Agente *RSLoose*:

```

 $RSbit := undef$ 

```

Esses agentes eliminam as informações armazenadas nos “canais” de comunicação. Como nenhuma suposição é estabelecida sobre a velocidade relativa de execução dos

agentes, a perda de mensagens acontece aleatoriamente. Para o correto funcionamento do protocolo, as fungues *Sbit*, *Rbit*, *Scont*, *Rcont*, *Slast* e *Rlast* devem ser todas inicializadas com o valor zero. □

6 Avaliagco da Metodologia

Nesta segco apresentaremos uma avaliagco pragmatica da metodologia, levando em consideragco os seguintes aspectos: precisco, demonstragco de corregco da especificagco, generalidade, facilidade de apredizado, facilidade de leitura e de escrita, escalabilidade e possibilidade de execugco.

6.1 Preciscio

Toda especificagco deve descrever, de forma precisa, o sistema real correspondente. Pode-se utilizar a metodologia de especificagco para descrever um sistema via uma sintaxe particular e uma sembtica associada claras e bem definidas. Se a sembtica da metodologia de especificagco nco i clara, descrigues que utilizam a metodologia podem nco ser mais claras do que o sistema original que esta sendo descrito. ASM utiliza estruturas matematicas classicas (conjuntos, sistemas de transigco), que sco modelos precisos e bem conhecidos, para descrever estados da computagco [21, 22].

6.2 Demonstragco de Corregco da Especificagco

Diversos aspectos da metodologia tornam facil demonstrar propriedades da especificagco ou a sua corregco em relagco ao sistema real especificado em ASM. Uma tecnica utilizada para especificar sistemas i a tecnica de refinamento passo a passo, sugerido em [22] e utilizado em [24, 27]. Esta tecnica permite que o projetista especifique um modelo do sistema em alto nmvel e detalhe passo a passo os diversos objetos e operagues do sistema, como na metodologia *top-down*. Em [8], esta tecnica foi aliada ‘ verificagco formal. A verificagco consistiu em provar que o modelo em mais alto nmvel (o “*ground model*”) estava correto em relagco ao mundo real. Em seguida, para cada passo do refinamento, provou-se que a introdugco de novos detalhes preservava a corregco com relagco ao modelo imediatamente anterior. A demonstragco de propriedades do sistema de transigco tambim i simples, pelos seguintes motivos:

- a transigco i sbvia, visto que nco ha nogco de fluxo de controle como nas linguagens de programagco, onde as possmveis seq—jncias de execugco sco dinbmica e imprevismveis;
- nco ha efeitos colaterais na execugco de regras, o que significa que, com uma simples inspegco das regras, determina-se o conjunto de atualizagues.

Alim disso, podemos verificar informalmente a corregco da especificagco, por inspegco das regras, como sugerido em [22], ou executando-se a especificagco, como veremos na Segco 6.7.

6.3 Generalidade

A metodologia ASM é útil em uma grande variedade de domínios: sistemas seqüenciais [10, 35]; sistemas paralelos e distribuídos [1, 8]; sistemas de tempo real [18, 26]. Em [9], há muitos outros exemplos de aplicações de ASM em diversos tipos de sistemas dinâmicos discretos. Muitas metodologias de especificação são, na prática, úteis apenas em domínios particulares. Por exemplo, a Semântica Denotacional é aplicável a sistemas seqüenciais, como algumas linguagens de programação. Entretanto, a sua adaptação para computação distribuída é problemática. A extensão da metodologia ASM para computação distribuída é natural, como pode ser visto em [22].

6.4 Facilidade de Aprendizado

ASM utiliza somente notação matemática simples e bem conhecida e uma sintaxe semelhante à de linguagens de programação imperativa populares. Pode-se trabalhar com a metodologia, utilizando qualquer conhecimento ou técnica existente, evitando a camisa de força dos métodos formais. Pode-se construir um sistema real seguindo um caminho natural de explicação, utilizando notação matemática padrão, de maneira que o modelo ASM resultante torna-se simples, transparente e fácil de ler, entender e manipular. Isto refuta, para a metodologia ASM, uma objeção que freqüentemente é feita contra a utilização de métodos formais para sistemas grandes e complexos. Diz-se que o programador médio não tem base matemática suficiente para ser capaz de aplicar métodos formais. No caso de ASM, apenas experiência com algoritmos é suficiente para desenvolver ou compreender as especificações e as provas.

6.5 Facilidade de Leitura e de Escrita

A leitura e a escrita de toda especificação devem ser fáceis. Se a notação é difícil de ler e escrever, poucas pessoas irão utilizá-la. Programas em ASM utilizam uma sintaxe bastante simples, na forma de pseudocódigo, que pode ser lida inclusive por novatos. O único conhecimento necessário para compreender uma especificação ASM é o entendimento de programação. Outros métodos de especificação, em especial a Semântica Denotacional [19], utilizam conceitos menos usuais, que podem tornar a leitura e a escrita tarefas muito complicadas. Qualquer programador é capaz de ler e escrever uma especificação ASM, pois os conceitos utilizados são simples. Ao contrário de Semântica Denotacional, que utiliza uma meta-linguagem baseada no cálculo lambda, ou da Semântica Operacional Estruturada [32], que utiliza conceitos de programação em lógica, especificações em ASM utilizam uma linguagem na forma de pseudocódigo semelhante às linguagens de programação do paradigma imperativo, que é mais comum ao programador médio. ASM permite o uso de termos e conceitos do domínio do problema, com um mínimo de codificação notacional. Muitos métodos populares de especificação formal requerem uma grande quantidade de codificação notacional, o que pode tornar a tarefa de especificação muito difícil.

6.6 Escalabilidade

Muitos métodos formais tradicionais não são escaláveis. Eles funcionam muito bem para exemplos pequenos, freqüentemente inventados para ilustrar o método. Entretanto, quando utilizados em grandes sistemas reais, muitos deles caem em uma explosão combinatorial ou simplesmente falham. A comunidade ASM trabalha na definição de linguagens do mundo real: em [3, 4, 5], Egon Bvrger explica toda a linguagem Prolog e, em [24], é apresentada a definição da linguagem C. O uso de ASM permite lidar com a complexidade de sistemas reais, através da construção de hierarquias de níveis de sistemas. Com múltiplas camadas, pode-se facilmente examinar características particulares do sistema ignorando outras. Como já discutimos na Seção 6.2, a demonstração de propriedades do sistema também é mais simples se utilizarmos esta técnica. Em [6], Bvrger argumenta que a metodologia é escalável para especificação de sistemas integrados de *hardware/software*.

6.7 Possibilidade de Execução

Além da inspeção direta, outra maneira de testar a correção de uma especificação é executá-la diretamente. Métodos como VDM [30] ou Z [29, 34] não são diretamente executáveis. As principais vantagens em executar uma especificação são:

1. permite “experimentar” a especificação antes que o algoritmo seja implementado ou quando não há implementações do algoritmo disponíveis;
2. várias condições do ambiente externo podem ser representadas por parâmetros na especificação, o que significa que há mais oportunidades de inserção de situações de falha;
3. permite combinar teste com verificação formal.

7 Considerações Finais

Neste tutorial mostramos como as ASM permitem especificar, de maneira simples, a semântica operacional de linguagens de programação. Esperamos que o leitor seja capaz de experimentar o método com qualquer linguagem de seu interesse. O leitor também é convidado a experimentar o método para especificar formalmente qualquer sistema computacional que desejar. Qualquer que seja o domínio do problema, certamente as ASM constituem um veículo interessante para especificação e raciocínio a respeito da parte dinâmica das soluções para este problema. Certamente, para os leitores que desejarem escrever especificações maiores, o artigo [16], de Bvrger, é uma leitura obrigatória. Neste artigo, é descrita uma metodologia para escrever especificações ASM complexas, além de serem feitas algumas comparações com outros métodos. Por se tratarem de um método relativamente recente, as ASM oferecem uma área de pesquisa extremamente rica. Podemos citar algumas das principais frentes de pesquisa:

- Desenvolvimento de ferramentas – alguns interpretadores para ASM já foram desenvolvidos. Entre eles, destacamos o interpretador da Universidade de

Michigan e o ambiente da Universidade de Paderborn. Ambos executam no sistema Unix, e o segundo possui uma interface grafica baseada em Tcl/Tk. Aqui no Brasil, na UFMG, estamos em fase de desenvolvimento de um ambiente baseado em Java; a primeira versco estara disponmvel ati o final de 1999.

- Padronizagco da linguagem – em fungco da necessidade de produgco de ferramentas para auxiliar o projetista na especificagco de sistemas, a comunidade ASM esta empenhada em produzir uma padronizagco da linguagem de especificagco ASM, denominada ASM-SL, com o objetivo de facilitar a integragco de diferentes ferramentas.
- Integragco com provadores de teoremas – o objetivo i produzir provas mecanizadas, evitando erros na demonstragco de propriedades do sistema. Existem trabalhos envolvendo *model checking* [37], PVS [15] e KIV [33].
- Introdugco de mecanismos de modularizagco e tipagem – este aspecto tambim esta relacionado com a necessidade de ferramentas para auxiliar na especificagco de grandes sistemas. As diversas extensues propostas ao modelo original podem ser obtidas a partir da pagina de Michigan.

Finalmente, gostarmamos de ressaltar que todo material existente sobre ASM esta disponmvel a partir das paginas <http://www.eecs.umich.edu/gasm> (da Universidade de Michigan) e www.uni-paderborn.de/cs/asm.html (da Universidade de Paderborn).

Referências

- [1] D. Bèauquier and A. Slissenko. On Semantics of Algorithms with Continuous Time. Technical Report 97-15, Dept. of Informatics, Université Paris-12, October 1997.
- [2] D. Bèauquier and A. Slissenko. The Railroad Crossing Problem: Towards Semantics of Timed Algorithms and their Model-Checking in High-Level Languages. In M. Bidoit and M. Dauchet, editors, *TAPSOFT'97: Theory and Practice of Software Development, 7th International Joint Conference CAAP/FASE*, volume 1214 of *LNCS*, pages 201–212. Springer, 1997.
- [3] E. Börger. A Logical Operational Semantics for Full Prolog. Part I: Selection Core and Control. In E. Börger, H. Kleine Büning, M. M. Richter, and W. Schönfeld, editors, *CSL'89. 3rd Workshop on Computer Science Logic*, volume 440 of *LNCS*, pages 36–64. Springer, 1990.
- [4] E. Börger. A Logical Operational Semantics of Full Prolog. Part II: Built-in Predicates for Database Manipulation. In B. Rován, editor, *Mathematical Foundations of Computer Science*, volume 452 of *LNCS*, pages 1–14. Springer, 1990.

- [5] E. Börger. A Logical Operational Semantics for Full Prolog. Part III: Built-in Predicates for Files, Terms, Arithmetic and Input-Output. In Y. Moschovakis, editor, *Logic From Computer Science*, volume 21 of *Berkeley Mathematical Sciences Research Institute Publications*, pages 17–50. Springer, 1992.
- [6] E. Börger. Why Use Evolving Algebras for Hardware and Software Engineering? In M. Bartosek, J. Staudek, and J. Wiederman, editors, *Proceedings of SOFSEM'95, 22nd Seminar on Current Trends in Theory and Practice of Informatics*, volume 1012 of *LNCS*, pages 236–271. Springer, 1995.
- [7] E. Börger and U. Glässer. Modelling and Analysis of Distributed and Reactive Systems using Evolving Algebras. In Y. Gurevich and E. Börger, editors, *Evolving Algebras – Mini-Course, BRICS Technical Report (BRICS-NS-95-4)*, pages 128–153. University of Aarhus, Denmark, July 1995.
- [8] E. Börger, Y. Gurevich, and D. Rosenzweig. The Bakery Algorithm: Yet Another Specification and Verification. In E. Börger, editor, *Specification and Validation Methods*, pages 231–243. Oxford University Press, 1995.
- [9] E. Börger and J. Huggins. Abstract State Machines 1988-1998: Commented ASM Bibliography. *Bulletin of EATCS*, 64:105–127, February 1998.
- [10] E. Börger and S. Mazzanti. A Practical Method for Rigorously Controllable Hardware Design. In J.P. Bowen, M.B. Hinchey, and D. Till, editors, *ZUM'97: The Z Formal Specification Notation*, volume 1212 of *LNCS*, pages 151–187. Springer, 1997.
- [11] E. Börger and D. Rosenzweig. A Mathematical Definition of Full Prolog. In *Science of Computer Programming*, volume 24, pages 249–286. North-Holland, 1994.
- [12] E. Börger and W. Schulte. Defining the Java Virtual Machine as Platform for Provably Correct Java Compilation. In L. Brim and J. Gruska and J. Zlatuska, editor, *Mathematical Foundations of Computer Science 1998, 23rd International Symposium, MFCS'98, Brno, Czech Republic*, number 1450 in *LNCS*. Springer, August 1998.
- [13] E. Börger and W. Schulte. Programmer Friendly Modular Definition of the Semantics of Java. In J. Alves-Foss, editor, *Formal Syntax and Semantics of Java*, *LNCS*. Springer, 1998.
- [14] G. Del Castillo, I. Durdanović, and U. Glässer. An Evolving Algebra Abstract Machine. In H. Kleine Büning, editor, *Proceedings of the Annual Conference of the European Association for Computer Science Logic (CSL'95)*, volume 1092 of *LNCS*, pages 191–214. Springer, 1996.
- [15] A. Dold, T. Gaul, V. Vialard, and W. Zimmerman. ASM-Based Mechanized Verification of Compiler Back-Ends. In *Proceedings of the 28th Annual Conference of the German Society of Computer Science*. Technical Report, Magdeburg University, 1998.

- [16] E. Börger. High Level System Design and Analysis using Abstract State Machines. In D. Hutter and Stephan and Traverso and Ullmann, editor, *Current Trends in Applied Formal Methods (FM-Trends 98)*, LNCS. Springer-Verlag, 1999.
- [17] A. Gill. *Applied Algebra for the Computer Sciences*. Prentice Hall, Englewood Cliffs, 1976.
- [18] U. Glässer and R. Karges. Abstract State Machine Semantics of SDL. *Journal of Universal Computer Science*, 3(12):1382–1414, 1997.
- [19] M J C Gordon. *The Denotational Description of Programming Languages: An Introduction*. Springer-Verlag, 1979.
- [20] Y. Gurevich. Evolving Algebras. A Tutorial Introduction. *Bulletin of EATCS*, 43:264–284, 1991.
- [21] Y. Gurevich. Evolving Algebras. In B. Pehrson and I. Simon, editors, *IFIP 13th World Computer Congress*, volume I: Technology/Foundations, pages 423–427, Elsevier, Amsterdam, the Netherlands, 1994.
- [22] Y. Gurevich. Evolving Algebras 1993: Lipari Guide. In E. Börger, editor, *Specification and Validation Methods*, pages 9–36. Oxford University Press, 1995.
- [23] Y. Gurevich. The Sequential ASM Thesis. Technical Report MSR-TR-99-09, Microsoft Research, February 1999.
- [24] Y. Gurevich and J. Huggins. The Semantics of the C Programming Language. In E. Börger, H. Kleine Büning, G. Jäger, S. Martini, and M. M. Richter, editors, *Computer Science Logic*, volume 702 of *LNCS*, pages 274–309. Springer, 1993.
- [25] Y. Gurevich and J. Huggins. The Railroad Crossing Problem: An Experiment with Instantaneous Actions and Immediate Reactions. In *Proceedings of CSL'95 (Computer Science Logic)*, volume 1092 of *LNCS*, pages 266–290. Springer, 1996.
- [26] Y. Gurevich and R. Mani. Group Membership Protocol: Specification and Verification. In E. Börger, editor, *Specification and Validation Methods*, pages 295–328. Oxford University Press, 1995.
- [27] J. Huggins. Kermit: Specification and Verification. In E. Börger, editor, *Specification and Validation Methods*, pages 247–293. Oxford University Press, 1995.
- [28] J. Huggins and R. Mani. Evolving Algebras Interpreter v. 2.0. Technical report, 1992.
- [29] D. C. Ince. *An Introduction to Discrete Mathematics and Formal System Specification*. Oxford University Press, 1988. ISBN 0-19-859667-7.
- [30] C. B. Jones. *Systematic Software Development using VDM (second edition)*. Prentice Hall, 1990.

- [31] Simon L. Peyton Jones. *The Implementation of Functional Programming Languages*. Computer Science. Prentice-Hall, 1987.
- [32] F. Nielson and H. R. Nielson. *Semantics with Applications - A Formal Introduction*. John Wiley and Sons, New York, N.Y., 1992.
- [33] G. Schellhorn and W. Ahrendt. Reasoning about Abstract State Machines: The WAM Case Study. *Journal of Universal Computer Science*, 3(4):377–413, 1997.
- [34] J. M. Spivey. *The Z Notation*. Prentice Hall, New York, 1989.
- [35] K. Stroetmann. The Constrained Shortest Path Problem: A Case Study In Using ASMs. *Journal of Universal Computer Science*, 3(4):304–319, 1997.
- [36] C. Wallace. The Semantics of the C++ Programming Language. In E. Börger, editor, *Specification and Validation Methods*, pages 131–164. Oxford University Press, 1995.
- [37] K. Winter. Model Checking for Abstract State Machines. *Journal of Universal Computer Science*, 3(5):689–701, 1997.